**Pines:**

Canal 0: Start

Canal 1: Reset

Canal 2: CLK

Canal 3: Chip Select

Canal 4: Master Input - Slave Output (Dout para el ADS)

Canal 5: MOSI (Dint para el ADS)

Canal 6: -> Sin usar

Cana 7: Data Ready

El cable puede provocar que se confundan los canales pares con los impares por cómo está hecho (no recuerdo para qué lo hice en su momento), por eso puede ser que os pareciese que el 1-2 y el 6-7 están intercambiados.

**SPI:**

8Mbps, 10 segundos de registro, disparo en flanco de bajada de señal de Reset.

SPI (MSBF, 8b, CPOL=0, CPHA=1, Enable Active Low)